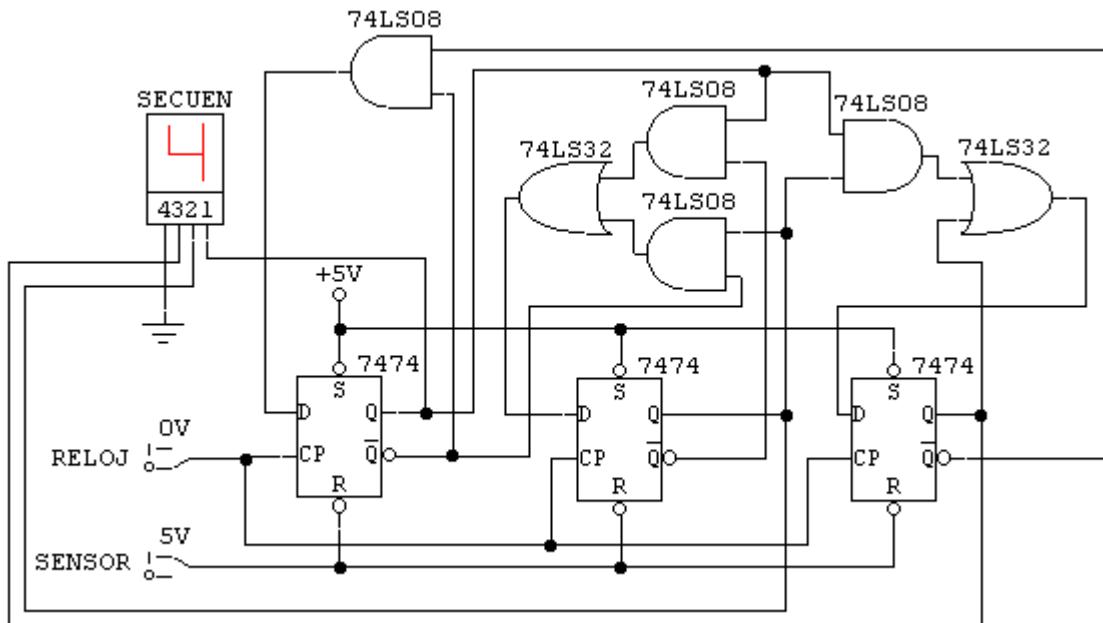


## **CONEXIÓN DE LOS FLIP – FLOP**

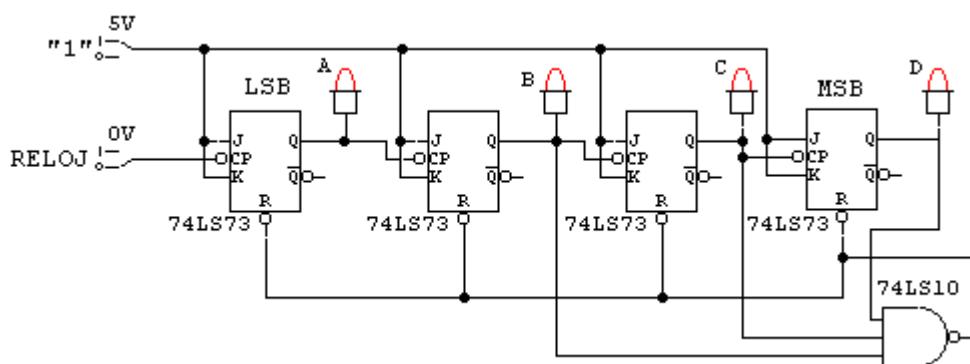
## • ***FLIP – FLOP CONTROLADOS***

- Se unifican las entradas de pulsos de reloj (CK ó CP).
  - Las entradas D se manejan con lógica combinacional de acuerdo a las salidas Q y Qn.
  - La secuencia se visualiza en las salidas Q.



- **CONTADORES (COUNTERS)**

- La entrada de reloj se aplica al primer Flip – Flop.
  - Para contar Ascendentemente las salidas Q se conectan al reloj (CK ó CP) siguiente, se activa el reset con nivel bajo para que las salidas vuelvan a ceros y las salidas se visualizan por Q.
  - Para un paro forzado de conteo se resetea con nivel bajo en el número siguiente (número mayor) al número deseado.





- La entrada de reloj se aplica al primer Flip – Flop.
- Para contar Descendentemente las salidas Qn se conectan al reloj (CK ó CP) siguiente, se activa el set con nivel bajo para que las salidas vuelvan a unos y se visualizan por las salidas Q.
- Para un paro forzado de conteo se setea con nivel bajo en el número siguiente (número menor) al número deseado.

